

タイマカウンタ1制御

(ポートアドレス: OP1C 初期値: 0000)

3	TC1MS	モード選択	IPR1
---	-------	-------	------

- TC1MS モード選択
- 00: 停止
 - 01: イベントカウンタモード
 - 10: タイマモード
 - 11: パルス幅測定モード

IPR1 内部パルスレートの選択

(例) $fc = 4.194304 \text{ MHz}$ 時

00: $fc/2^6$ [Hz]	65536
01: $fc/2^8$	16384
10: $fc/2^{10}$	4096
11: $fc/2^{14}$	256

MSB	LSB
タイマカウンタ1 (TC1)	LSB
TC1H	TC1L
(F6H)	(F4H)
RAMアドレス	

タイマカウンタ2制御

(ポートアドレス: OP1D 初期値: 0000)

3	TC2MS	モード選択	IPR2
---	-------	-------	------

- TC2MS モード選択
- 00: 停止
 - 01: イベントカウンタモード
 - 10: タイマモード
 - 11: パルス幅測定モード

IPR2 内部パルスレートの選択

(例) $fc = 4.194304 \text{ MHz}$ 時

00: $fc/2^{10}$ [Hz]	4194304
01: $fc/2^{14}$	262144
10: $fc/2^{18}$	1048576
11: $fc/2^{22}$	65536

MSB	LSB
タイマカウンタ2 (TC2)	LSB
TC2H	TC2L
(FAH)	(F8H)
RAMアドレス	

インターバルタイマ割込み制御

(ポートアドレス: OP19 初期値: 0000)

3	TMRE	割込み許可/禁止	TMRF
---	------	----------	------

- TMRE 割込み許可/禁止
- 00: 停止
 - 01: 許可
 - 1*: (禁止コード)

TMRF 割込み周波数

(例) $fc = 4.194304 \text{ MHz}$ 時

00: $fc/2^{11}$ [Hz]	2097152
01: $fc/2^{13}$	524288
10: $fc/2^{15}$	131072
11: $fc/2^{17}$	32768

シリアルインタフェース制御2

(ポートアドレス: OP1F 初期値: 0000)

3	ESIO	RM	LM	ECKM
---	------	----	----	------

- ESIO シリアル転送の開始/終了指示
- 0: シリアル転送終了指示
 - 1: シリアル転送開始指示

RM 転送モードの選択 (注1)

- 0: 4ビット転送 (8ビット転送)
- 1: 送信モード (送信モード)
- 2: 受信モード (受信モード)

LM ソフトウェアの選択 (注2)

- 0: シリアルクロックの後縁でシフト重
- 1: シリアルクロックの前縁でシフト重

ECKM シリアルクロックの選択

- 0: 内部クロック (SCK端子へ出力)
- 1: 外部クロック (SCK端子から入力)

タイマカウンタ1制御

(ポートアドレス: OP1C 初期値: 0000)

3	TC1MS	モード選択	IPR1
---	-------	-------	------

- TC1MS モード選択
- 00: 停止
 - 01: イベントカウンタモード
 - 10: タイマモード
 - 11: パルス幅測定モード

IPR1 内部パルスレートの選択

(例) $fc = 4.194304 \text{ MHz}$ 時

00: $fc/2^6$ [Hz]	65536
01: $fc/2^8$	16384
10: $fc/2^{10}$	4096
11: $fc/2^{14}$	256

MSB	LSB
タイマカウンタ1 (TC1)	LSB
TC1H	TC1L
(F6H)	(F4H)
RAMアドレス	

タイマカウンタ2制御

(ポートアドレス: OP1D 初期値: 0000)

3	TC2MS	モード選択	IPR2
---	-------	-------	------

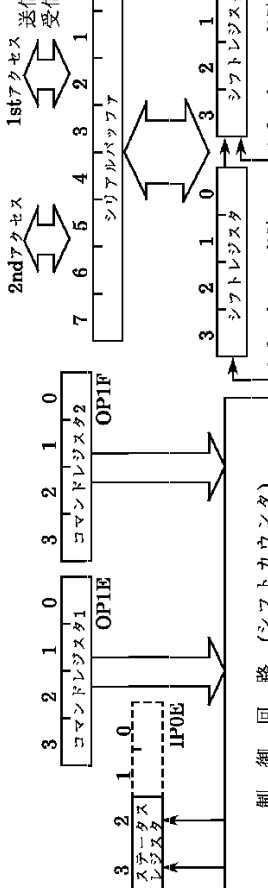
- TC2MS モード選択
- 00: 停止
 - 01: イベントカウンタモード
 - 10: タイマモード
 - 11: パルス幅測定モード

IPR2 内部パルスレートの選択

(例) $fc = 4.194304 \text{ MHz}$ 時

00: $fc/2^{10}$ [Hz]	4194304
01: $fc/2^{14}$	262144
10: $fc/2^{18}$	1048576
11: $fc/2^{22}$	65536

MSB	LSB
タイマカウンタ2 (TC2)	LSB
TC2H	TC2L
(FAH)	(F8H)
RAMアドレス	



シリアルインタフェース制御1

(ポートアドレス: OP1E 初期値: 0001)

3	INH	SBIT	CKR
---	-----	------	-----

- INH シリアル転送強制停止
- 0: 転送継続
 - 1: 強制停止

SBIT 転送ビット数

- 0: 4ビット転送
- 1: 8ビット転送

CKR シリアルクロック周波数の選択

00: $fc/2^6$	10: $fc/2^9$
01: $fc/2^7$	11: $fc/2^{12}$

- (注1) 転送モードをセットするときは ESIO=0 に
 (注2) 送信モードでは don't care、送信モードでは LAM=1 にしてください。

ポート アドレス

ポート アドレス (**)	入力 (IP**)	出力 (OP**)
R4	R4入力ポート	R4出力ポート
R5		
R6		
R7		
R8		
R9		
0A		
0B		
0C		
0D		
0E	SIO, ホールステータス	シリアル送信バッファ
0F	シリアル受信バッファ	ホールド動作モード制御
10H		A/Dアナログ入力選択
11		A/D変換制御
12		ウォッチドッグタイマ制御
13		パルス出力制御
14		インターバルタイマ割込み制御
1A		
1B		タイマカウンタ1制御
1C		タイマカウンタ2制御
1D		シリアルインタフェース制御1
1E		シリアルインタフェース制御2
1F		

A/D変換開始コマンドレジスタ

(ポートアドレス: OP13 初期値: ****0)

3	ADS
---	-----

- ADS A/D変換開始指示
- 1: A/D変換が開始されます。

(注) 開始後、自動的に "0" にクリア)

A/Dコンバータステータスレジスタ

(ポートアドレス: IP13)

3	BOCP
2	EOCP

- EOCP A/D変換終了フラグ
- 0: A/D変換が完了したA/D変換道
 - 1: A/D変換終了

図3.19 A/Dステータスレジスタ

A/D変換値レジスタ

(ポートアドレス: IP12)

3	D0/D7	D2/D6	D1/D5	D0/D4
---	-------	-------	-------	-------

- D7-D0 A/D変換値のみ読み出し
- LM=0の時、4ビットが読み取れます。
 - LM=1の時、8ビットが読み取れます。

図3.20 A/D変換値レジスタ

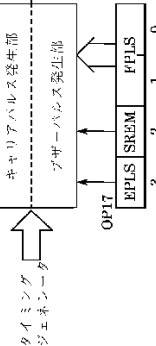


図3.21 パルス出力の回路構成

